

(43) 国際公開日
2001年4月5日 (05.04.2001)

PCT

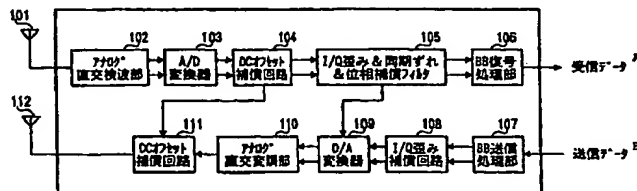
(10) 国際公開番号
WO 01/24390 A1

- (51) 国際特許分類: H04B 1/40, (72) 発明者; および
H04L 27/01, H03H 17/02, 17/06, 21/00 (75) 発明者/出願人 (米国についてのみ): 北川恵一 (KITA-GAWA, Keiichi) [JP/JP]; 〒239-0847 神奈川県横須賀市光の丘6-2-707 Kanagawa (JP). 斉藤佳子 (SAITO, Yoshiko) [JP/JP]; 〒239-0806 神奈川県横須賀市池田町4-3-20-301 Kanagawa (JP). 上杉 充 (UESUGI, Mitsuru) [JP/JP]; 〒238-0048 神奈川県横須賀市安針台17-1-402 Kanagawa (JP).
- (21) 国際出願番号: PCT/JP00/06241
- (22) 国際出願日: 2000年9月13日 (13.09.2000)
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (30) 優先権データ:
特願平11/277386 1999年9月29日 (29.09.1999) JP
特願2000/9267 2000年1月18日 (18.01.2000) JP
- (71) 出願人 (米国を除く全ての指定国について): 松下電器産業株式会社 (MATSUSHITA ELECTRIC INDUSTRIAL CO., LTD.) [JP/JP]; 〒571-8501 大阪府門真市大字門真1006番地 Osaka (JP).
- (74) 代理人: 鷲田公一 (WASHIDA, Kimihito); 〒206-0034 東京都多摩市鶴牧1丁目24-1 新都市センタービル5階 Tokyo (JP).
- (81) 指定国 (国内): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BY, BZ, CA, CH, CN, CR, CU, CZ, DE, DK, DM, DZ, EE, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NO, NZ, PL, PT,

[続葉有]

(54) Title: TRANSMITTER/RECEIVER

(54) 発明の名称: 送受信装置



102...ANALOG ORTHOGONAL DETECTION
103...A/D CONVERTER
104...DC OFFSET COMPENSATING CIRCUIT
105...I/Q DISTORTION & OUT-OF-SYNCHRONIZATION & PHASE COMPENSATION FILTER
106...BB DECODING UNIT
A...RECEIVED DATA
111...DC OFFSET COMPENSATING CIRCUIT
110...ANALOG ORTHOGONAL MODULATING UNIT
109...D/A CONVERTER
108...I/Q DISTORTION COMPENSATING CIRCUIT
107...BB TRANSMITTING UNIT
B...TRANSMISSION DATA

(57) Abstract: The DC offset, I/Q level ratio, disorder of I/Q orthogonality, out-of-synchronization, phase rotation due to difference between feed lines which are factors of waveform distortion fixedly added to the received signal are all compensated by digital signal processing. Therefore the compensation operation can be performed by a simple processing. As a result, conventional complex compensation operation can be omitted.

(57) 要約:

受信信号に固定的に付加される波形ひずみの要因であるDCオフセット、I/Qレベル比、I/Q直交性の乱れ、同期ずれ、給電線差による位相回転の補償をデジタル信号処理で実現する。このため、簡単な処理で補償動作を行うことができる。これにより、従来煩雑であった各補償動作を省略することができる。

WO 01/24390 A1